

双运算放大器 JTM4558

概述:

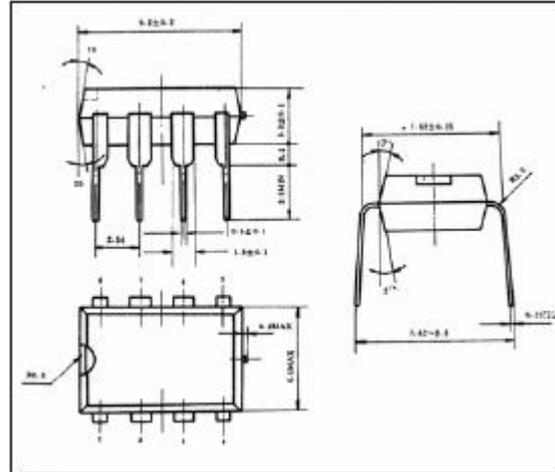
JTM4558 内部包括有两个独立的、高增益、内部频率补偿的双运算放大器，适合于电源电压范围很宽的单电源使用，也适用于双电源工作模式，在推荐的工作条件下，电源电流与电源电压无关。它的使用范围包括传感放大器、直流增益模块和其他所有可用单电源供电的使用运算放大器的场合。JTM4558 采用SOP8/DIP8 封装形式。

特点:

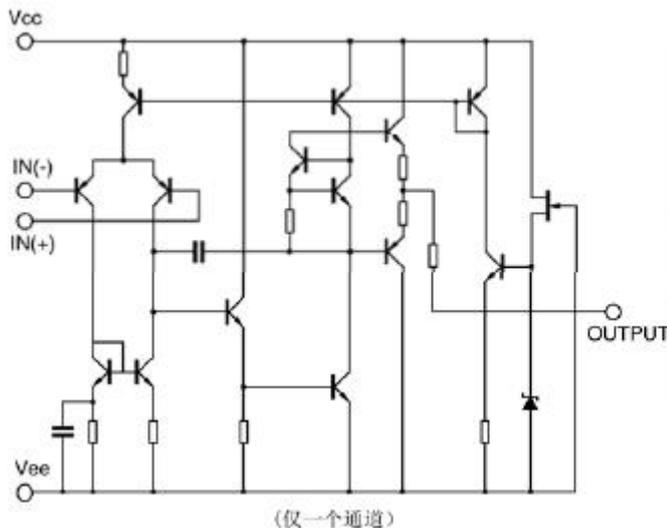
输出电压摆幅大 (0 至 $V_{cc}-1.5V$)

- 内部频率补偿
- 低输入偏流
- 直流电压增益高(约 100dB)
- 单位增益带宽宽(约 1MHz)
- 低输入失调电压和失调电流
- 共模输入电压范围宽，包括接地
- 差模输入电压范围宽，等于电源电压范围

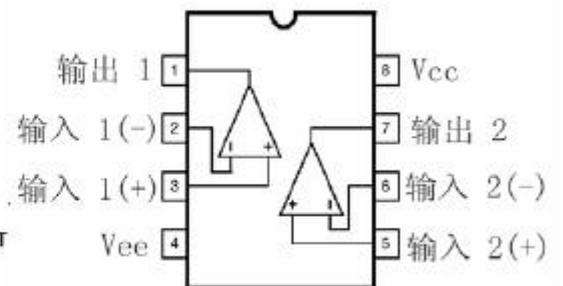
封装外形图 单位: mm



内部电路图:



管脚排列图



引出端功能符号:

引出端序号	功能	符号	引出端序号	功能	符号
1	输出 1	OUT 1	5	输入 2 (+)	IN 2(+)
2	输入 1 (-)	IN 1(-)	6	输入 2 (-)	IN 2(-)
3	输入 1 (+)	IN 1(+)	7	输出 2	OUT 2
4	Vee	Vee	8	电源电压	Vcc

极限值 (绝对最大额定值, 若无其它规定, $T_{amb}=25^{\circ}\text{C}$)

参数名称	符号	数值	单位
电源电压	Vcc	± 22	V
差动输入电压	$V_{I(DIFF)}$	± 18	V
输入电压	V_I	± 15	V
工作环境温度范围	T_{amb}	0~+70	$^{\circ}\text{C}$
贮存温度范围	T_{stg}	-65~+150	$^{\circ}\text{C}$

电特性 (若无其它规定, $T_{amb}=25^{\circ}\text{C}$, $V_{cc}=15$, $V_{ee}=-15\text{V}$)

特性	测试条件	符号	规范值			单位	
			最小	典型	最大		
电源电流	$R_L \infty$	I_{cc}		3.5	5.7	mA	
输入失调电压	$R_S < 10\text{k}\Omega$	V_{IO}	-	2	6.0	mV	
输入失调电流	$V_{cm} = 0\text{V}$	I_{IO}		5	200	nA	
输入偏置电流	$V_{cm} = 0\text{V}$	I_{BIAS}	-	30	500	nA	
输出电流	源电流	$V_{+} = 1\text{V}, V_{-} = 0\text{V}, V_o = 2\text{V}$	I_{source}	20	30	-	mA
	陷电流	$V_{+} = 0\text{V}, V_{-} = 1\text{V}, V_o = 2\text{V}$	I_{sink}	-	-50	-20	mA
输入共模电压范围		$V_I(R)$	-	± 12	± 13	V	
大信号电压增益	$V_o(p-p) = \pm 10\text{V}, R_L < 2\text{k}\Omega$	G_v	80	100	-	dB	
输出电压摆幅	$R_L > 10\text{k}\Omega$	$V_o(p-p)$	± 12	± 14	-	V	
	$R_L > 2\text{k}\Omega$		± 10	± 13	-		
共模抑制比	$R_S < 10\text{k}\Omega$	$CMRR$	70	90	-	dB	
电源电压抑制比	$R_S < 10\text{k}\Omega$	$PSRR$	75	90	-	dB	

典型工作参数曲线

Figure 1. Burst Noise versus Source Resistance

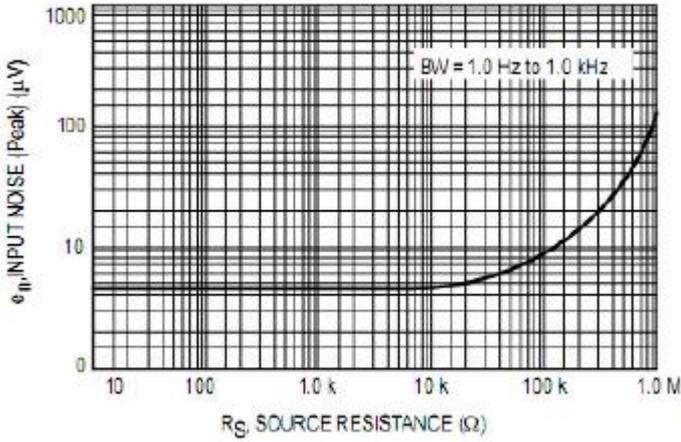


Figure 2. RMS Noise versus Source Resistance

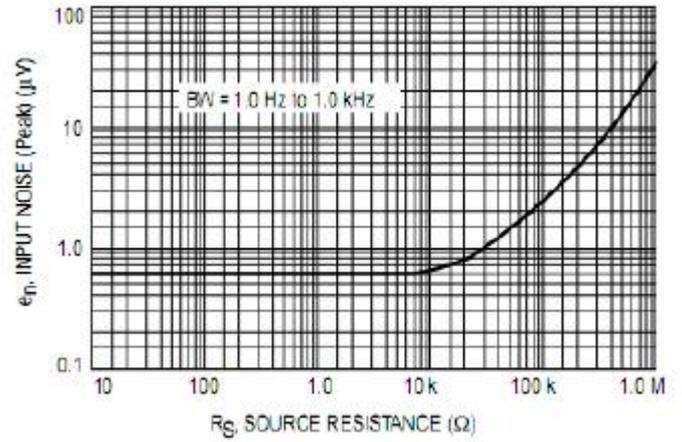


Figure 3. Output Noise versus Source Resistance

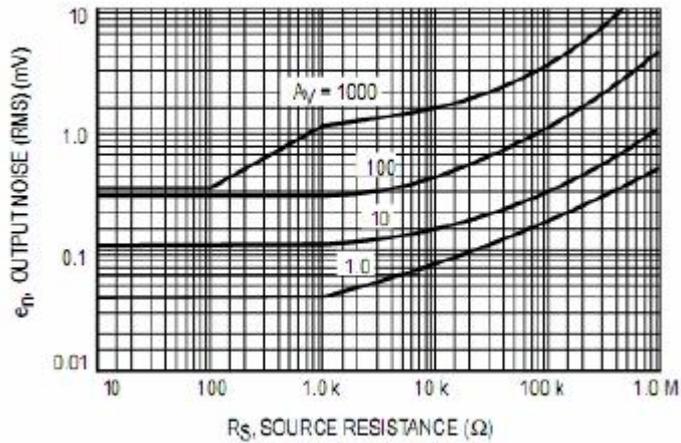


Figure 4. Spectral Noise Density

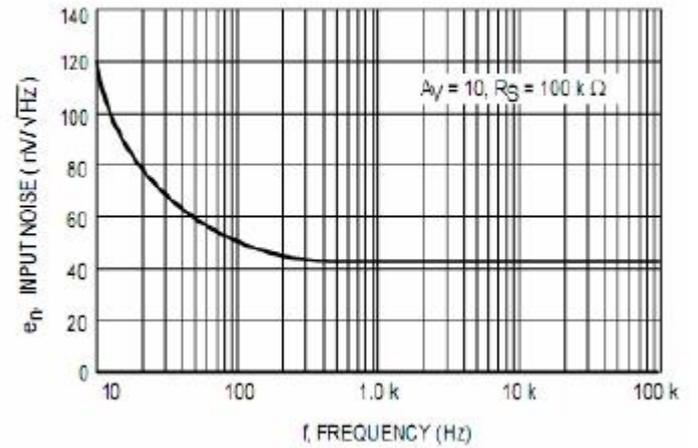


Figure 6. Open Loop Frequency Response

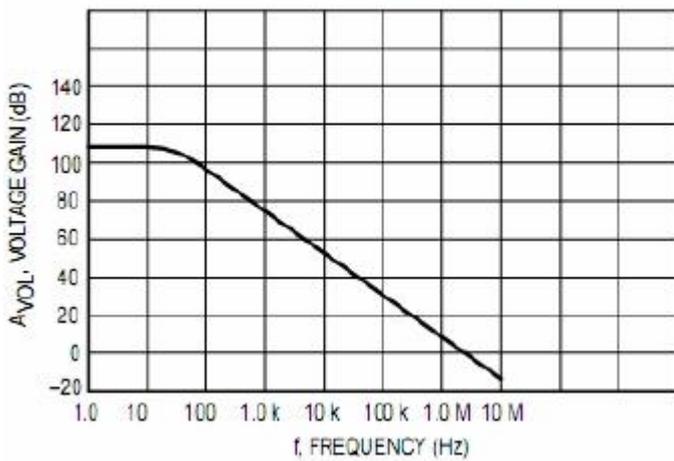


Figure 7. Phase Margin versus Frequency

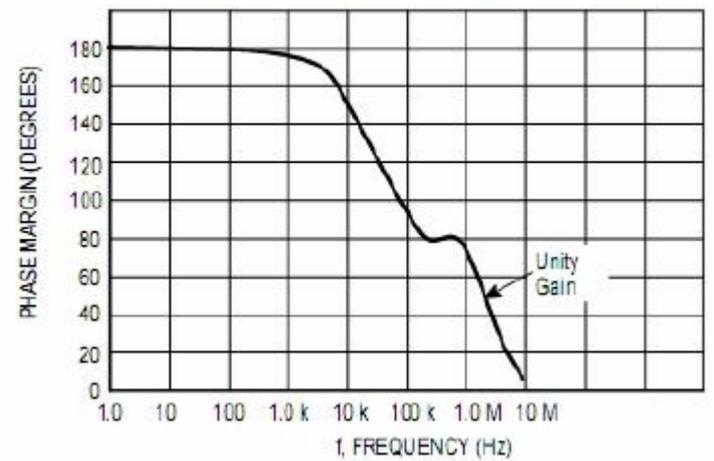


Figure 8. Positive Output Voltage Swing versus Load Resistance

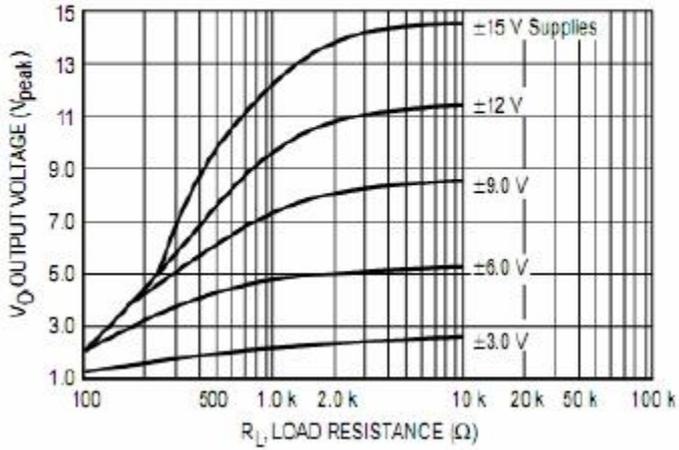


Figure 9. Negative Output Voltage Swing versus Load Resistance

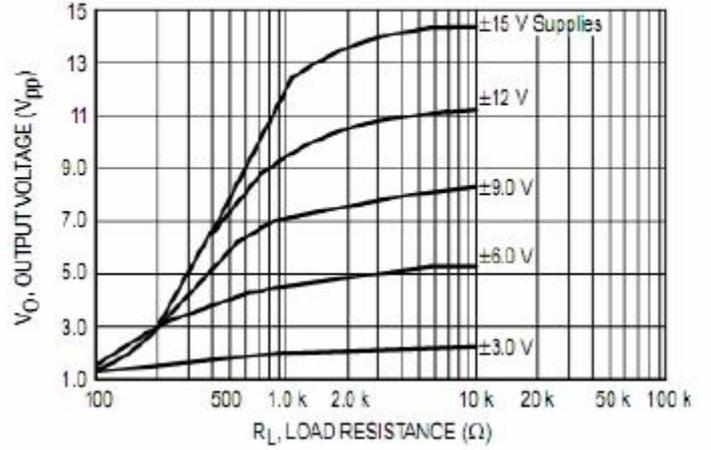


Figure 10. Power Bandwidth (Large Signal Swing versus Frequency)

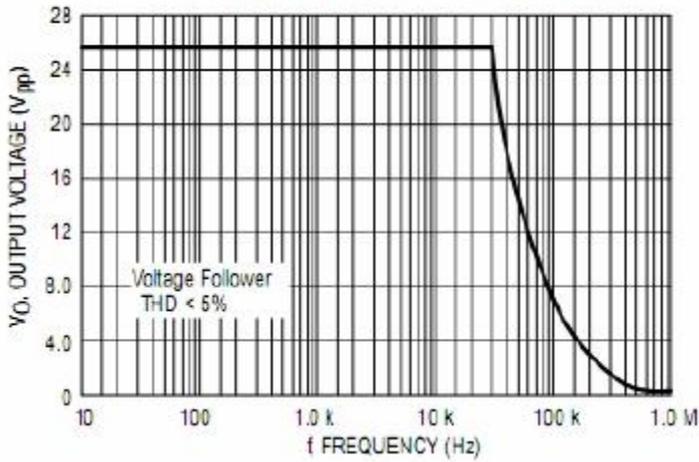


Figure 11. Transient Response Test Circuit

